

به نام خدا



هیئت علمی گروه برق دانشگاه
هرمزگان

Email:
H_Daryanavard@hormozgan.ac.ir
hassan.daryanavard@gmail.com
Homepage:
<http://ostad.hormozgan.ac.ir/ostad/resualtfn?m=393126>

نام و نام خانوادگی: سید حسن دریانورد
تاریخ تولد: ۶۴/۱/۱
محل صدور: قشم
محل سکونت فعلی: بندرعباس
شماره تلفن: ۰۹۱۷۳۶۳۲۸۹۸
شماره ملی: ۳۴۵۹۸۸۸۹۸۹
وضعیت تاهل: متاهل

سوابق تحصیلی

دیپلم و پیش دانشگاهی

دبیرستان محل تحصیل دیپلم: امام خمینی درگهان، قشم معدل: ۱۸/۰۴ سال ورود: ۷۸-۷۹ سال پایان: ۸۰-۸۱
دبیرستان محل تحصیل پیش دانشگاهی: سعادت درگهان معدل: ۱۸/۱۰ سال تحصیلی: ۸۱-۸۲
رشته تحصیلی: نظری، ریاضی فیزیک

کارشناسی

دانشگاه محل تحصیل: شهید رجایی تهران معدل: ۱۴/۸۸ سال ورود: ۸۲ سال پایان: ۸۶
رشته تحصیلی: الکترونیک
عنوان پایان نامه

شبیه سازی نرم افزاری مدولاسیون های مختلف دیجیتال در کانال های نویزی و دارای فیدینگ چند مسیره رایلی.
Simulation And Performance Evaluation Of Different Modulation Techniques Considering Noise And Rayleigh Multipath Fading.
درجه: ۱۹/۲۵

کارشناسی ارشد

دانشگاه محل تحصیل: دانشگاه تبریز معدل: ۱۸/۵۳ سال ورود: ۸۷ سال پایان: ۸۹
رشته تحصیلی: مهندسی برق- الکترونیک (طراحی مدارات مجتمع)
عنوان پایان نامه

کاهش توان مصرفی در کپسول های آندوسکوپی با استفاده از پردازش دیجیتال تصاویر در FPGA.
Reduction of Transmitting Power inside Wireless Endoscopy Capsule by Using Digital Image Processing FPGA based.
درجه: ۲۰

دکتری

دانشگاه محل تحصیل: دانشگاه شهید بهشتی تهران معدل: ۱۷/۶۳ سال ورود: ۸۹ سال پایان: ۹۴
رشته تحصیلی: دکتری مهندسی برق- الکترونیک (دیجیتال)
عنوان پایان نامه:

افزایش کارایی زمانی بسترهای قابل بازپیکربندی بصورت نهفته در زمان اجرا، با استفاده از پردازنده های خاص منظوره (ASIP)
Enhancement On Performance Of Dynamic Embedded Just-In-Time Reconfigurable Computing Platform

سوابق کاری

- سابقه کار بصورت ساعتی در شرکت صایران (صما) برای انجام پروژه های دیجیتالی از بهمن ۸۹ تا اردیبهشت ۹۳.
- سابقه کار بصورت پروژه ای از شرکت صایران از بهمن ۹۱ تاکنون.
- سابقه کار بصورت مشاوره ای در مرکز تحقیقاتی سلمان برای انجام پروژه های راداری از خرداد ۹۴ تا اسفند ۹۴.
- سابقه همکاری بصورت مشاوره ای در جهاد خودکفایی نیروی هوایی بندرعباس به مدت یک سال.
- سابقه فعالیتهای پژوهشی در آزمایشگاه FPGA دانشگاه دلفت هلند از اردیبهشت ۹۳ تا مهر ۹۳.
- ۶ ماه سابقه کار در مرکز سوئیچینگ شرکت مخابرات قشم.
- سابقه کار در شرکت فن آفرینان بهگزین، طراحی و ساخت تابلوهای LED و سیستم های حفاظتی.

سوابق تدریس

- تدریس دروس ریز پردازنده پیشرفته و پردازش سیگنال دیجیتال در مقطع کارشناسی ارشد، دانشگاه هرمزگان
- تدریس دروس کارشناسی رشته الکترونیک و کامپیوتر، دانشگاه هرمزگان، از بهمن ۹۳ تاکنون شامل معماری کامپیوتر، میکروپروسسور، طراحی مدارات FPGA، طراح مدار واسط، الکترونیک دیجیتال
- تدریس کلاس حل تمرین درس تجزیه تحلیل سیگنال ها و سیستم ها، شهید رجایی تهران، مهر و بهمن ۸۵
- تدریس دروس مربوط به دوره کاردانی الکترونیک، دانشگاه آزاد قشم، بهمن ۸۶
- تدریس کلاس حل تمرین معماری کامپیوتر کارشناسی (VerilogHDL & VHDL)، دانشگاه تبریز، مهر و بهمن ۸۸
- تدریس مبانی کامپیوتر مقطع ارشد، دانشگاه شهید بهشتی تهران، مهر و بهمن ۸۹
- تدریس برنامه نویسی کامپیوتر، دانشگاه شهید بهشتی، بهمن ۸۹
- تدریس آزمایشگاه مدار منطقی، دانشگاه شهید بهشتی، بهمن ۹۰

تخصص

- مسلط به زبان سخت افزاری VHDL و VerilogHDL
- مسلط به شبیه سازی در نرم افزار MATLAB
- مسلط به کار با FPGAهای شرکت Xilinx و ALTERA
- مسلط به کار با میکروپروسسورها و میکروکنترلرهای AVR و ARM
- مسلط به کار با بوردهای Raspberry Pi
- مسلط به راه اندازی واسط های کامپیوتری مانند UART, SPI, TWI و USB.
- مسلط به تدریس دروس دیجیتالی کارشناسی الکترونیک و کامپیوتر و مقطع ارشد الکترونیک دیجیتال

زمینه های مورد علاقه پژوهشی

- طراحی دیجیتال پیشرفته با استفاده از FPGA
- اینترنت اشیا (IoT)
- سنتز در سطوح بالا (HLS)
- پیاده سازی الگوریتم های DSP و مخابراتی به زبان های سخت افزاری
- پیاده سازی مدارات میکروکنترلی AVR و ARM
- پردازش سیگنال های تصویر و صوت در کاربردهای مهندسی پزشکی

ردیف	عنوان	نام مولفین	عنوان مجله یا کنفرانس
۱	Scalable and Custom-Precision Floating-Point Hardware Convolution Core for Using in AI Edge Processors	۱- سید حسن دریانورد ۲- مهدی شفیع ۳- احمد حاتم	Journal of Real Time Image Processing (ISI) 2023
۲	Energy-efficient approximate full adders for error-tolerant applications	۱- فرشید احمدی ۲- محمدرضا سمتی ۳- سید حسن دریانورد	Computers and Electrical Engineering (ISI) 2023
۳	A Low-Power Improved-Accuracy Approximate Error-Report-Propagate Adder for DSP Applications	۱- فرشید احمدی ۲- محمدرضا سمتی ۳- سید حسن دریانورد	Circuits, Systems, and Signal Processing (ISI) 2023
۴	A new method to detect attacks on the Internet of Things (IoT) using adaptive learning based on cellular learning automata	۱- جواد دوگانی ۲- مهدیه فرهمند ۳- سید حسن دریانورد	ETRI Journal (ISI) 2022
۵	UAV Path Planning for Data Gathering of IoT Nodes: Ant Colony or Simulated Annealing Optimization	۱- سید حسن دریانورد ۲- عباس حریفی	Proceedings of 3rd International Conference on Internet of Things and Applications, IoT 2019
۶	Implementing Face Detection System on UAV Using Raspberry Pi Platform	۱- سید حسن دریانورد ۲- عباس حریفی	کنفرانس مهندسی برق ۲۰۱۸
۷	Inter-Task Placement Acceleration for JIT Compilation Reconfigurable Computing Platform Using Customized Processor	۱- سید حسن دریانورد ۲- دکتر محمد عشقی	IJACT Journal
۸	A Fast Placement Algorithm for Embedded Just-In-Time Reconfigurable Extensible Processing Platform	۱- سید حسن دریانورد ۲- دکتر محمد عشقی	Supercomputing ISI Journal 2014
۹	Design of CAD Module for JIT Extensible Processor Customized for Placement and Routing	۱- سید حسن دریانورد ۲- دکتر محمد عشقی	FMCAD EPFL 2014
۱۰	Design of CAD ASIP for JIT Extensible Processor: Case Study on Simulated Annealing Placer	۱- سید حسن دریانورد ۲- دکتر محمد عشقی	مهندسی برق (IEEE) ۲۰۱۴
۱۱	A New ASIP Architecture Designed and Implemented for Digital Communication Modems Application and comparison with DSP and FPGA Implementation	۱- سید حسن دریانورد ۲- دکتر محمد عشقی	مهندسی برق (IEEE) ۲۰۱۲
۱۲	FPGA Implementation of JPEG-LS Compression Algorithm for Real Time Applications	۱- سید حسن دریانورد	مهندسی برق (IEEE) ۲۰۱۱
۱۳	A New Pipeline Implementation of JPEG-LS Compression Algorithm for Capsule Endoscope Applications	۱- سید حسن دریانورد ۲- قادر کریمیان	International Review on Computers and Software (Journal) 2011
۱۴	A New IC Designed Inside Capsule Endoscope for Detection of Bleeding Region.	۱- سید حسن دریانورد ۲- قادر کریمیان	مهندسی پزشکی (IEEE) ۲۰۱۰
۱۵	A New Technique for Exon Prediction in DNA Sequences Using Wavelet Transform	۱- امید عباسی ۲- سید حسن دریانورد	مهندسی برق (IEEE) ۲۰۱۱

طرح های پژوهشی

- ۱- طراحی و ساخت ماژول های اینترنت اشیا با استفاده از شبکه های LoRaWAN آذر ۱۴۰۰ تا شهریور ۱۴۰۱، بنیاد نخبگان استان هرمزگان (طرح احمدی روشن)
- ۲- کنترل مرکزی سرمایه سازی ساختمان های اداری مبتنی بر تکنولوژی اینترنت اشیا (پایان یافته)، آذر ۹۹ تا مرداد ۱۴۰۰، بنیاد نخبگان استان هرمزگان (طرح احمدی روشن)
- ۳- پیاده سازی سیستم هوشمند اعلام خطر وجود شتر در جاده با استفاده از تکنولوژی اینترنت اشیا، جهاد دانشگاهی هرمزگان، اسفند ۱۴۰۱ تاکنون.

فعالیت های آموزشی

- کسب مقام سوم در چهارمین دوره مسابقات طراحی سیستم های دیجیتال دانشگاه تهران به عنوان سرپرست تیم دانشگاه هرمزگان آذر ۹۶.
- راه اندازی آزمایشگاه دیجیتال و سخت افزار در دانشگاه هرمزگان
- راه اندازی آزمایشگاه اینترنت اشیا (IoT) در دانشگاه هرمزگان
- شرکت در دوره آموزشی Advance Digital Design and Implementation with FPGA، پژوهشکده صایران به مدت ۳ ماه، پاییز ۹۰.
- همکاری موثر در راه اندازی آزمایشگاه تحقیقاتی سیستم های دیجیتالی دانشکده برق دانشگاه تبریز.